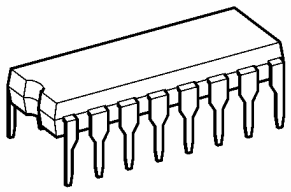
東芝CMOSデジタル集積回路　シリコン　モノリシック

TC74HC40102AP, TC74HC40102AF
TC74HC40103AP, TC74HC40103AF

TC74HC40102AP/AF Dual BCD Programmable Down Counter

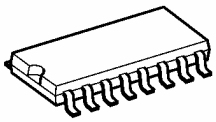
TC74HC40103AP/AF 8-Bit Binary Programmable Down Counter

TC74HC40102AP, TC74HC40103AP



DIP16-P-300-2.54A

TC74HC40102AF, TC74HC40103AF



SOP16-P-300-1.27A

質量

DIP16-P-300-2.54A : 1.00 g (標準)

SOP16-P-300-1.27A: 0.18 g (標準)

TC74HC40102A/40103A は、シリコンゲート CMOS 技術を用いた高速 CMOS プログラマブルカウンタです。CMOS の特長である低い消費電力で、標準タイプの 40102B/40103B の約 10 倍の高速動作が可能です。

出力端子 $\overline{CO/ZD}$ はカウント内容がゼロになったときに “L” レベルでアクティブ状態となります。

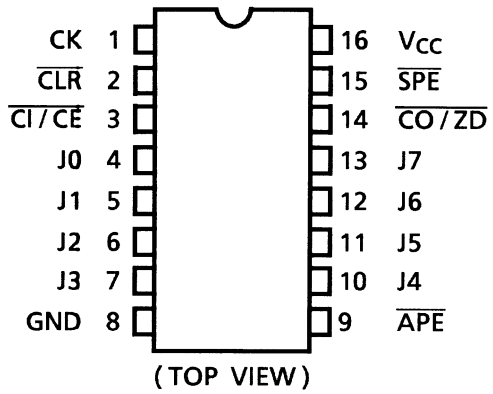
TC74HC40102A は BCD10 進 2 桁の構成ですので最大 99 カウントまで設定できます。また TC74HC40103A は 8 ビットのバイナリ構成ですので最大 255 カウントまで設定可能です。いずれのタイプも、クロックを禁止できる $\overline{CI/CE}$、非同期のプリセット制御入力 $\overline{APE}$、同期プリセット制御入力 SPE、およびカウンタを最大カウント状態にセットする $\overline{CLR}$ の制御入力を持っています。

また、すべての入力には静電破壊から素子を保護するために、ダイオードによる保護回路が付加されています。

特　長

- 高速動作　　: f_{max} = 40 MHz (標準) (V_{CC} = 5 V)
- 低消費電流　　: I_{CC} = 4 μA (最大) (Ta = 25°C)
- 高雑音余裕度　　: $V_{NIH} = V_{NIL}$ = 28% V_{CC} (最小)
- 高ファンアウト　　: LSTTL 10 個を直接駆動可能
- 対称出力インピーダンス　: $|I_{OH}| = I_{OL}$ = 4 mA (最小)
- バランスのとれた遅延時間: $t_{pLH} \simeq t_{pHL}$
- 広い動作電圧範囲　　: V_{CC} (opr) = 2~6 V
- B シリーズ CMOS (40102B, 40103B) と同一ピン接続、同一ファンクション

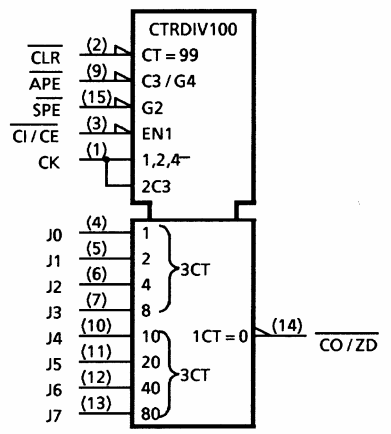
ピン接続図



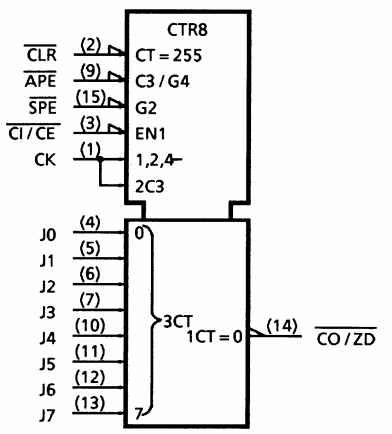
製品量産開始時期
1988-11

論理図

TC74HC40102A



TC74HC40103A



真理値表

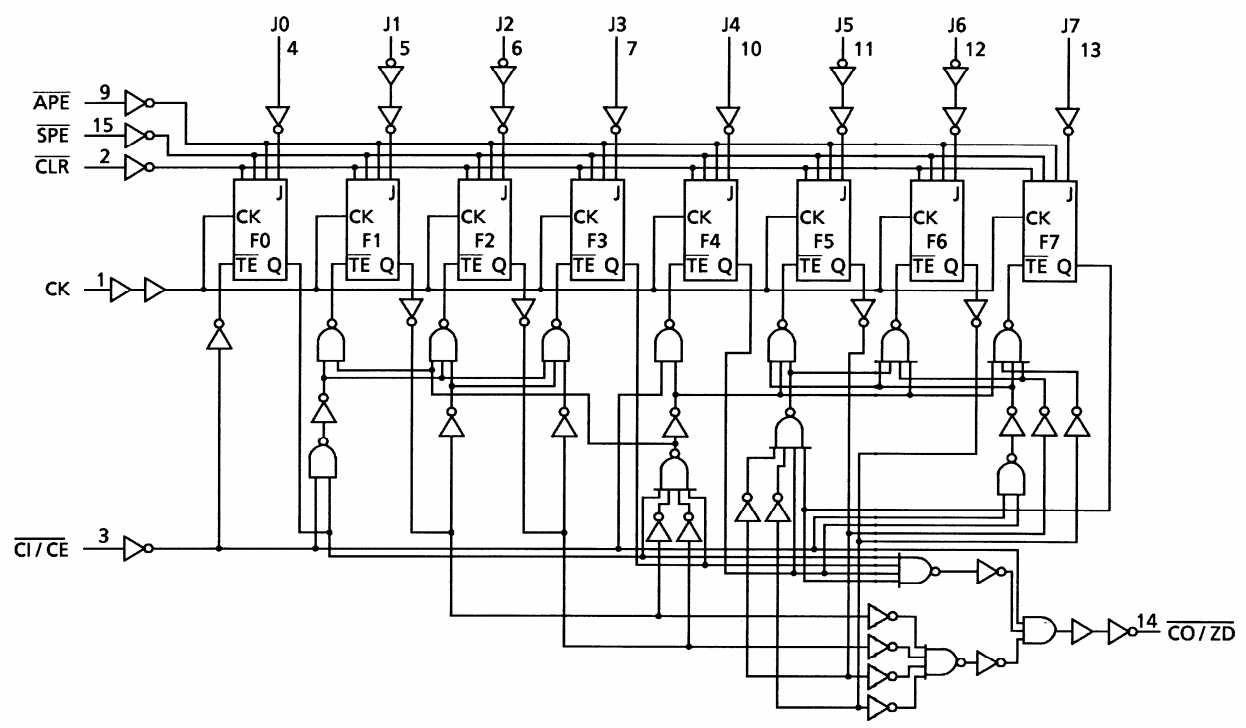
Control inputs				Mode	Function
$\overline{CLR}$	$\overline{APE}$	$\overline{SPE}$	$\overline{CI/CE}$		
H	H	H	H	カウント禁止	クロックを与えてもカウントしない
H	H	H	L	通常カウント	クロックの立ち上がりでダウンカウント
H	H	L	X	同期プリセット	PI 端子のデータがクロックの立ち上がりでプリセットされる
H	L	X	X	非同期プリセット	PI 端子のデータがクロックに非同期にプリセットされる
L	X	X	X	クリア	最大カウント数にセットされる (非同期)

X : Don’t care

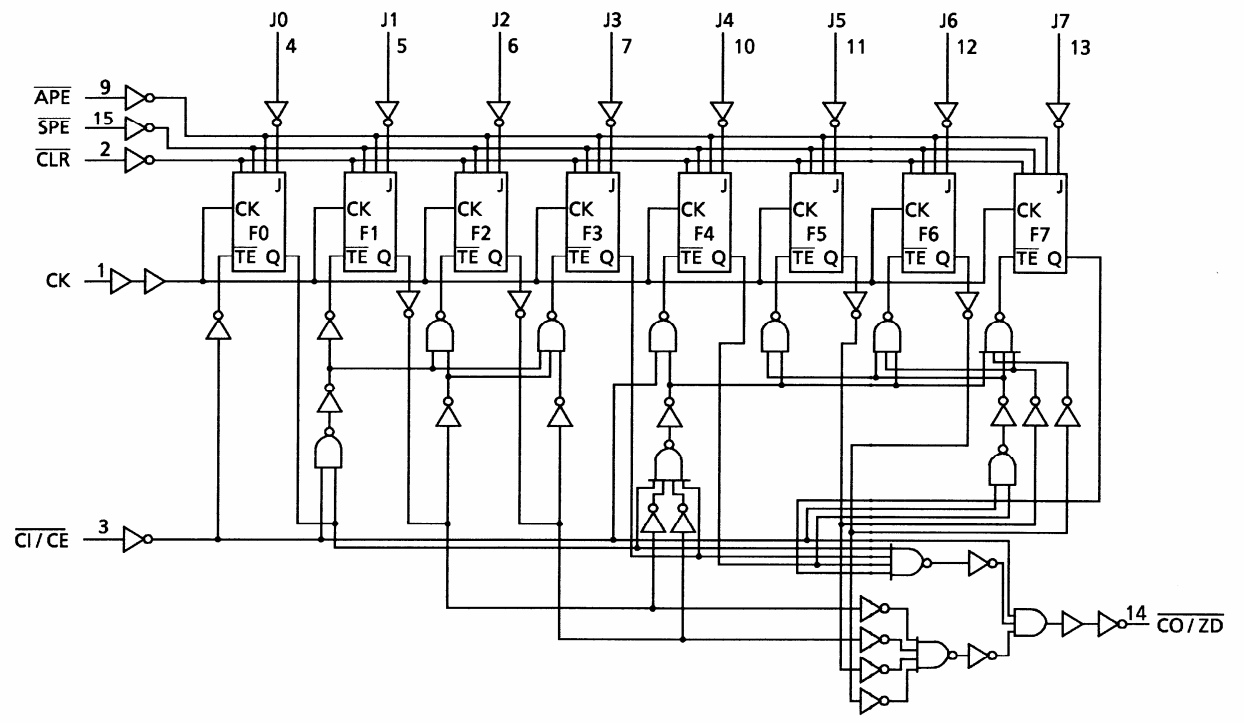
最大カウント数: TC74HC40102A “99”, TC74HC40103A “255”

システム図

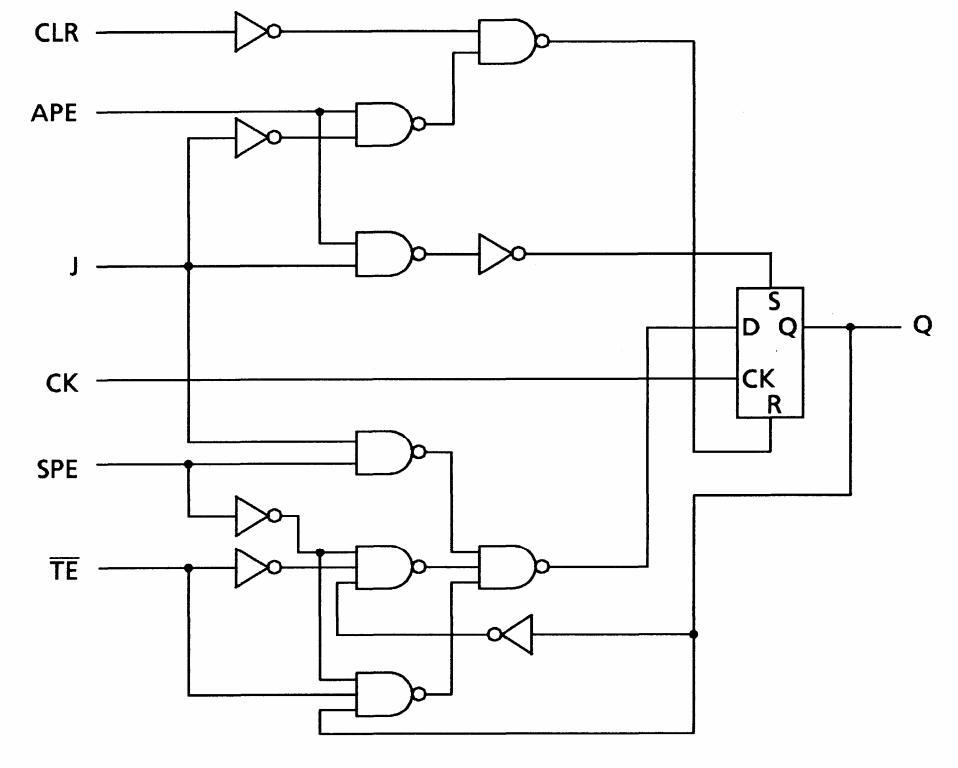
TC74HC40102A



TC74HC40103A



カウンタ内部フリップフロップ (F0~F7) の論理図と真理値表



Inputs						Output
CLR	APE	SPE	J	$\overline{TE}$	CK	Q
H	X	X	X	X	X	L
L	H	H	H	H	X	H
L	H	H	L	H	X	L
L	L	H	H	X	↑	H
L	L	H	L	X	↑	L
L	L	L	X	L	↑	$\overline{Qn}$
L	L	L	X	L	↓	Qn
L	L	L	X	H	X	Qn

動作説明

TC74HC40102A、TC74HC40103A は、8 ステージのプリセット可能な同期式ダウンカウンタです。Carry Out/Zero Detect（$\overline{CO/ZD}$）出力は、カウント値が “0” になったときに 1 ビットの間 “L” レベルで出力されます。TC74HC40102A は 2 桁 10 進カウンタ構成であり、最大 99 カウントまで設定が可能です。TC74HC40103A は 8 ビットバイナリカウンタ構成であり、最大 255 カウンタまで設定が可能です。

- カウント動作

  $\overline{CLR}$、$\overline{SPE}$、$\overline{APE}$ の制御入力が “H” レベルの状態で、カウンタは CK 入力に与えられるパルスの立ち上がりで 1 カウントづつダウンカウント動作を行います。Carry Input/Clock Enable（$\overline{CI/CE}$）を “H” レベルにすると、カウント動作を禁止させることができます。$\overline{CO/ZD}$ 出力は、カウント値が “0” になっても出力されず “H” レベルを保ちます。

  $\overline{CI/CE}$ 入力、$\overline{CO/ZD}$ 出力を用いて、同期式のカスケード動作を行えます。

  カウント値が “0” の状態でクロックを与えると、カウント内容は最大カウント（TC74HC40102A では 99、TC74HC40103A では 255）にジャンプしますので、各種のプリセット動作を行わないで、クロック入力のみを与えた場合には、TC74HC40102A の場合 100 分周、TC74HC40103A の場合 256 分周の動作となります。

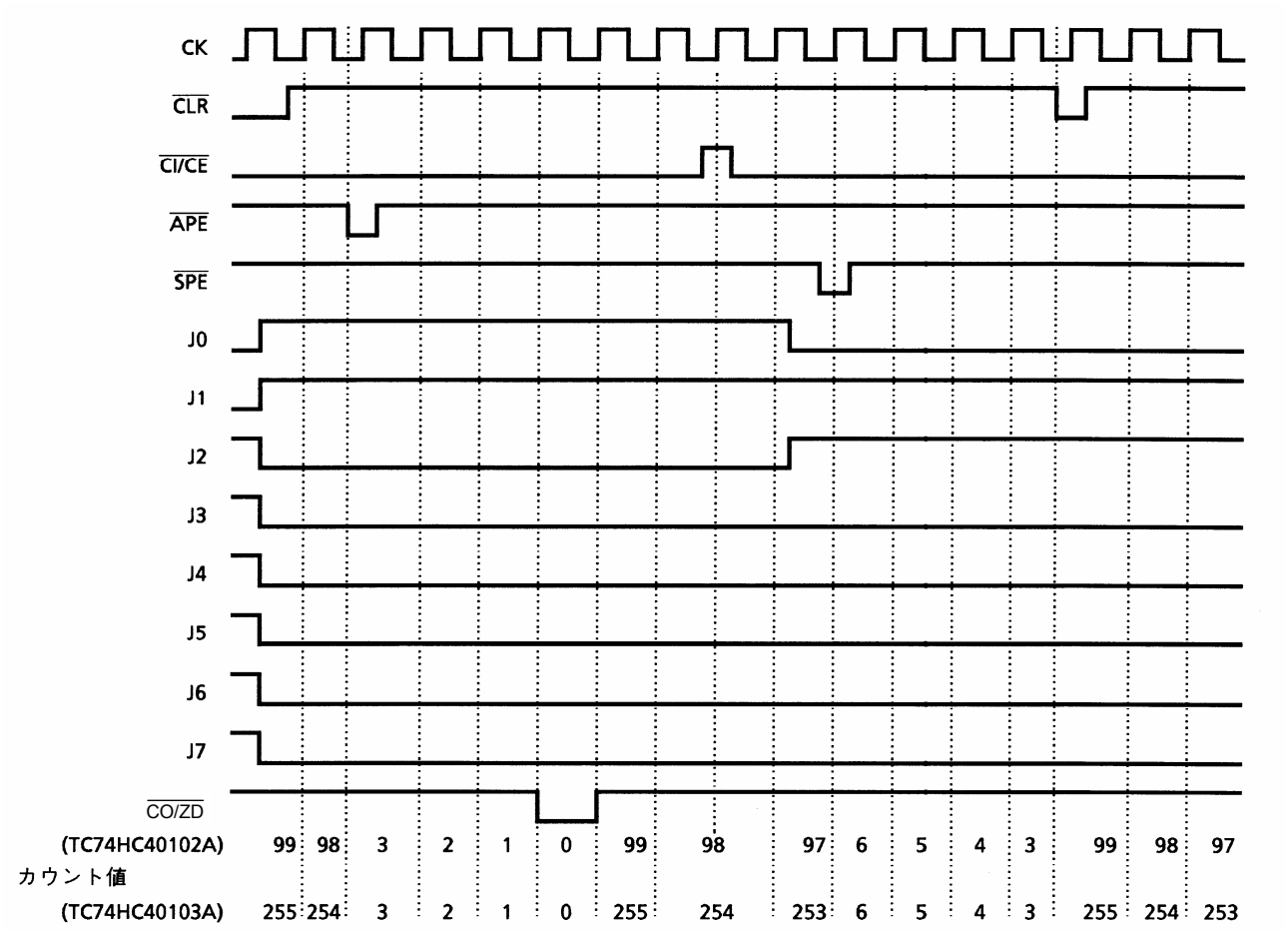
- プリセット動作、リセット動作

  Clear（$\overline{\text{CLR}}$）入力を “L” レベルにするとほかの入力に無関係に、カウント値が最大カウントにセットされます。Asynchronous Preset Enable（$\overline{\text{APE}}$）入力を “L” レベルにすると $\overline{\text{CLR}}$ 以外の入力に関係なく PI0~PI7 に与えられたカウント値を非同期にカウンタにプリセットできます。

  Synchronous Preset Enable（$\overline{\text{SPE}}$）を “L” レベルにすると、$\overline{\text{CI/CE}}$ に関係なく、PI0~PI7 のカウント値をクロックの立ち上がりに同期してカウントにプリセットできます。

  これらの動作モードは真理値表を参照ください。

タイミング図



絶対最大定格 (注 1)

項目	記号	定格	単位
電源電圧	V_{CC}	−0.5~7	V
入力電圧	V_{IN}	−0.5~V_{CC} + 0.5	V
出力電圧	V_{OUT}	−0.5~V_{CC} + 0.5	V
入力保護ダイオード電流	I_{IK}	±20	mA
出力寄生ダイオード電流	I_{OK}	±20	mA
出力電流	I_{OUT}	±25	mA
電源 / GND 電流	I_{CC}	±50	mA
許容損失	P_D	500 (DIP) (注 2)/180 (SOP)	mW
保存温度	T_{stg}	−65~150	°C

注 1: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1 つの項目も超えてはなりません。
本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。
弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

注 2: Ta = −40~65°C まで、500 mW。Ta = 65~85°C の範囲では−10 mW/°C で、300 mW までディレーティングしてください。

動作範囲 (注)

項目	記号	定格	単位
電源電圧	V_{CC}	2~6	V
入力電圧	V_{IN}	0~V_{CC}	V
出力電圧	V_{OUT}	0~V_{CC}	V
動作温度	T_{opr}	−40~85	°C
入力上昇、下降時間	t_r, t_f	0~1000 (V_{CC} = 2.0 V) 0~500 (V_{CC} = 4.5 V) 0~400 (V_{CC} = 6.0 V)	ns

注: 動作範囲は動作を保証するための条件です。
使用していない入力は V_{CC}、もしくは GND に接続してください。

電気的特性

DC特性

項目		記号	測定条件		V_{CC} (V)	Ta = 25°C 最小	標準	最大	Ta = −40~85°C 最小	最大	単位
入力電圧	“H” レベル	V_{IH}	—		2.0	1.50	—	—	1.50	—	V
					4.5	3.15	—	—	3.15	—	
					6.0	4.20	—	—	4.20	—	
	“L” レベル	V_{IL}	—		2.0	—	—	0.50	—	0.50	
					4.5	—	—	1.35	—	1.35	
					6.0	—	—	1.80	—	1.80	
出力電圧	“H” レベル	V_{OH}	V_{IN} = V_{IH} or V_{IL}	I_{OH} = −20 μA	2.0	1.9	2.0	—	1.9	—	V
					4.5	4.4	4.5	—	4.4	—	
					6.0	5.9	6.0	—	5.9	—	
				I_{OH} = −4 mA	4.5	4.18	4.31	—	4.13	—	
				I_{OH} = −5.2 mA	6.0	5.68	5.80	—	5.63	—	
	“L” レベル	V_{OL}	V_{IN} = V_{IH} or V_{IL}	I_{OL} = 20 μA	2.0	—	0.0	0.1	—	0.1	
					4.5	—	0.0	0.1	—	0.1	
					6.0	—	0.0	0.1	—	0.1	
				I_{OL} = 4 mA	4.5	—	0.17	0.26	—	0.33	
				I_{OL} = 5.2 mA	6.0	—	0.18	0.26	—	0.33	
入力電流		I_{IN}	V_{IN} = V_{CC} or GND		6.0	—	—	±0.1	—	±1.0	μA
静的消費電流		I_{CC}	V_{IN} = V_{CC} or GND		6.0	—	—	4.0	—	40.0	μA

AC特性 (C_L = 15 pF, V_{CC} = 5 V, Ta = 25°C)

項目	記号	測定条件	最小	標準	最大	単位
出力上昇、下降時間	t_{TLH} t_{THL}	—	—	4	8	ns
伝搬遅延時間 (CK- $\overline{CO/ZD}$)	t_{pLH} t_{pHL}	—	—	25	43	ns
伝搬遅延時間 ($\overline{APE}$ - $\overline{CO/ZD}$)	t_{pLH} t_{pHL}	—	—	25	49	ns
伝搬遅延時間 ($\overline{CI/CE}$ - $\overline{CO/ZD}$)	t_{pLH} t_{pHL}	—	—	10	19	ns
伝搬遅延時間 ($\overline{CLR}$ - $\overline{CO/ZD}$)	t_{pLH}	—	—	24	36	ns
最大クロック周波数	f_{max}	—	23	40	—	MHz

AC特性 (C_L = 50 pF, input: $t_r = t_f$ = 6 ns)

項目	記号	測定条件		Ta = 25°C			Ta = −40~85°C		単位
			V_{CC} (V)	最小	標準	最大	最小	最大	
出力上昇、下降時間	t_{TLH} t_{THL}	—	2.0	—	30	75	—	95	ns
			4.5	—	8	15	—	19	
			6.0	—	7	13	—	16	
伝搬遅延時間 (CK-$\overline{CO/ZD}$)	t_{pLH} t_{pHL}	—	2.0	—	95	245	—	305	ns
			4.5	—	28	49	—	61	
			6.0	—	22	42	—	52	
伝搬遅延時間 ($\overline{APE}$ - $\overline{CO/ZD}$)	t_{pLH} t_{pHL}	—	2.0	—	100	300	—	375	ns
			4.5	—	30	60	—	75	
			6.0	—	25	51	—	64	
伝搬遅延時間 ($\overline{CI/CE}$ - $\overline{CO/ZD}$)	t_{pLH} t_{pHL}	—	2.0	—	38	115	—	145	ns
			4.5	—	13	23	—	29	
			6.0	—	11	20	—	25	
伝搬遅延時間 ($\overline{CLR}$ - $\overline{CO/ZD}$)	t_{pLH}	—	2.0	—	85	240	—	300	ns
			4.5	—	28	48	—	60	
			6.0	—	23	41	—	51	
最大クロック周波数	f_{max}	—	2.0	4	12	—	3	—	MHz
			4.5	20	36	—	16	—	
			6.0	24	42	—	19	—	
入力容量	C_{IN}	—		—	5	10	—	10	pF
等価内部容量	C_{PD}		(注)	—	48	—	—	—	pF

注: C_{PD} は、無負荷時の動作消費電流より計算した IC 内部の等価容量です。
無負荷時の平均動作消費電流は、次式により求められます。

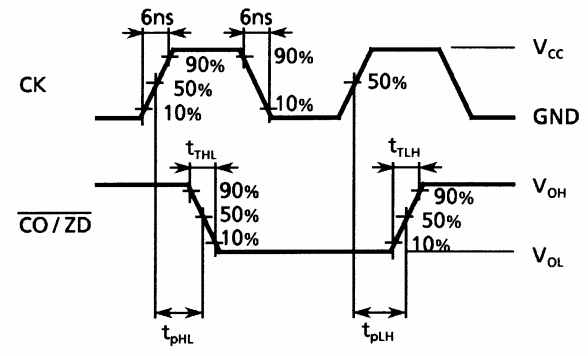
I_{CC} (opr) = $C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}$

タイミング推奨動作条件 (input: $t_r = t_f = 6$ ns)

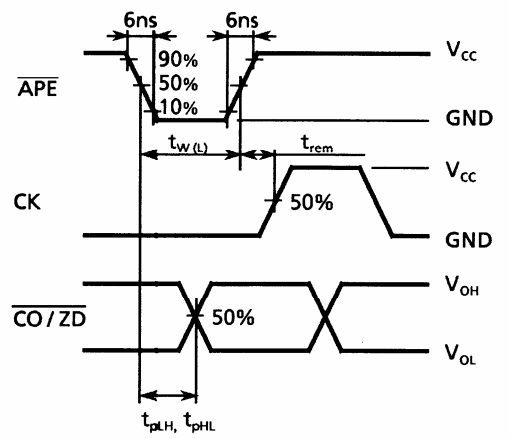
項目	記号	測定条件		Ta = 25°C		Ta = −40 ~85°C	単位
			V_{CC} (V)	標準	Limit	Limit	
最小パルス幅 (CK)	$t_{W(H)}$ $t_{W(L)}$	—	2.0	—	75	95	ns
			4.5	—	15	19	
			6.0	—	13	16	
最小パルス幅 ($\overline{CLR}$, $\overline{APE}$)	$t_{W(L)}$	—	2.0	—	75	95	ns
			4.5	—	15	19	
			6.0	—	13	16	
最小セットアップ時間 ($\overline{SPE}$-CK)	t_s	—	2.0	—	75	95	ns
			4.5	—	15	19	
			6.0	—	13	16	
最小セットアップ時間 ($\overline{CI/CE}$-CK)	t_s	—	2.0	—	150	190	ns
			4.5	—	30	38	
			6.0	—	26	32	
最小セットアップ時間 (Jn-CK)	t_s	—	2.0	—	75	95	ns
			4.5	—	15	19	
			6.0	—	13	16	
最小セットアップ時間 (Jn-$\overline{APE}$)	t_s	—	2.0	—	75	95	ns
			4.5	—	15	19	
			6.0	—	13	16	
最小ホールド時間 ($\overline{SPE}$-CK)	t_h	—	2.0	—	0	0	ns
			4.5	—	0	0	
			6.0	—	0	0	
最小ホールド時間 ($\overline{CI/CE}$-CK)	t_h	—	2.0	—	0	0	ns
			4.5	—	0	0	
			6.0	—	0	0	
最小ホールド時間 (Jn-CK)	t_h	—	2.0	—	0	0	ns
			4.5	—	0	0	
			6.0	—	0	0	
最小ホールド時間 (Jn-$\overline{APE}$)	t_h	—	2.0	—	0	0	ns
			4.5	—	0	0	
			6.0	—	0	0	
最小リムーバル時間 ($\overline{CLR}$, $\overline{APE}$)	t_{rem}	—	2.0	—	75	95	ns
			4.5	—	15	19	
			6.0	—	13	16	
クロック周波数	f	—	2.0	—	4	3	MHz
			4.5	—	20	16	
			6.0	—	24	19	

AC特性測定波形

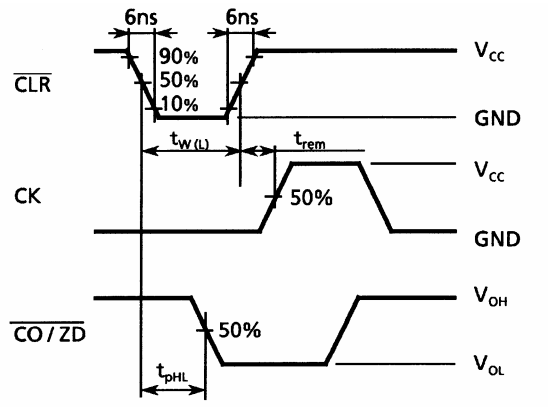
波形 1



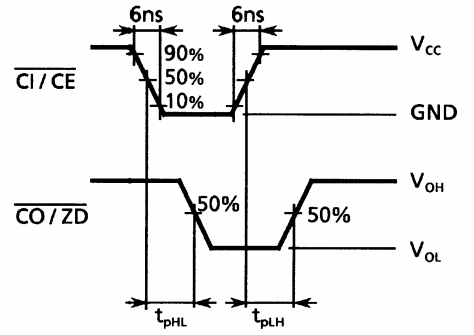
波形 2



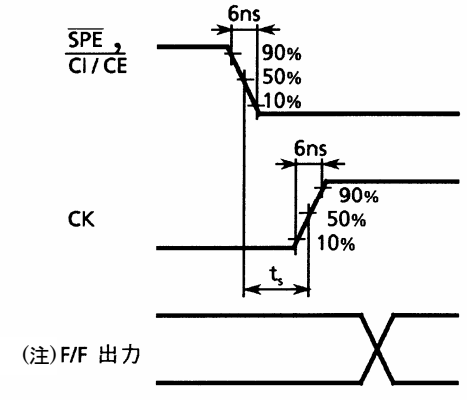
波形 3



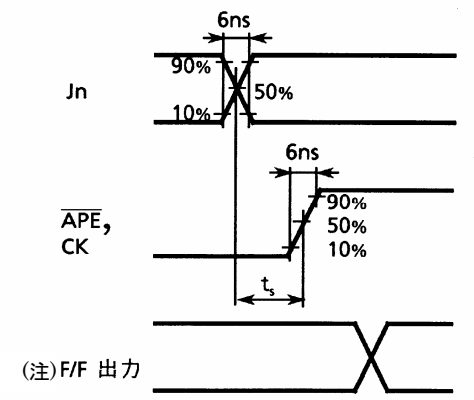
波形 4



波形 5



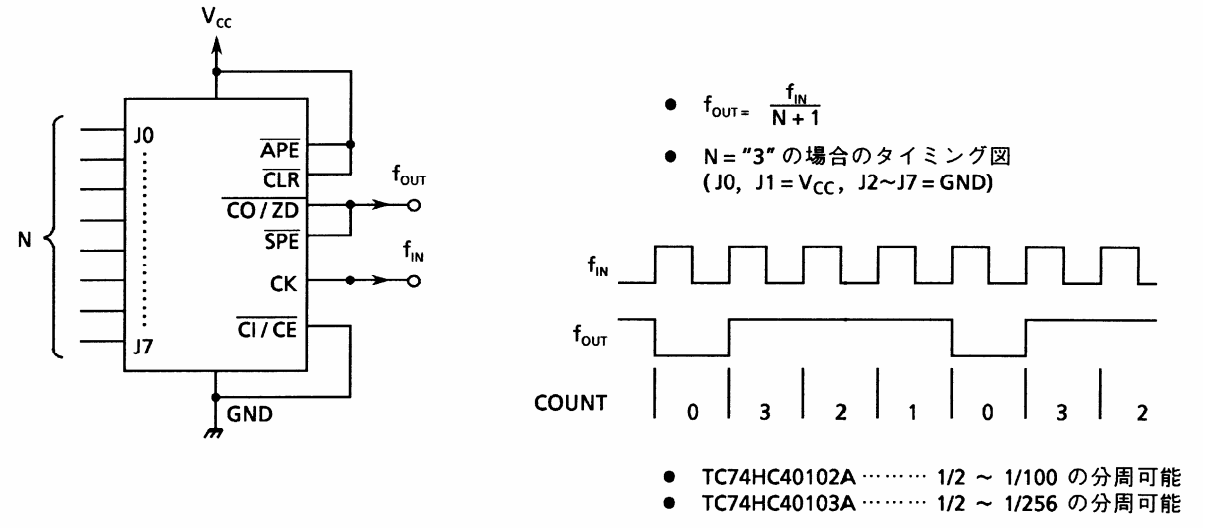
波形 6



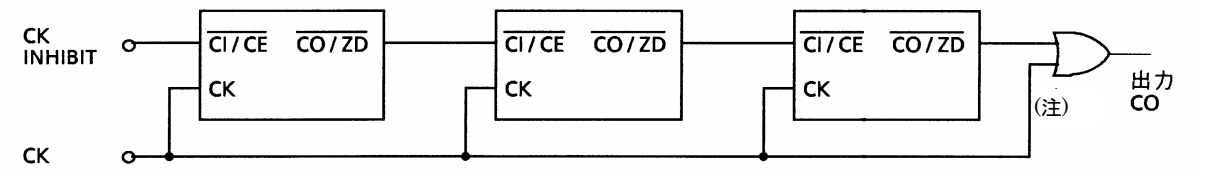
注: F/F 出力は、IC 内部の信号です。

標準応用例

Programmable Divide-by-N Counter



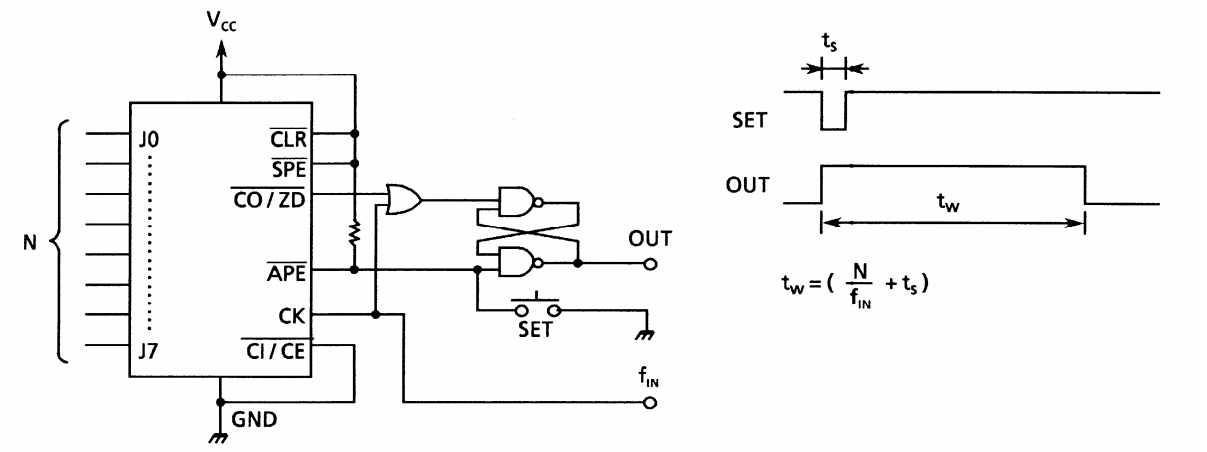
Parallel Carry Cascading



注: 同期式カスケード接続時には、CARRY 信号の遅れにより、桁の変化時に 2 段目以降の CO 出力にヒゲ (ハザード) が発生します。

従って、直接後段の CO 出力をとらないで TC74HC32A 等によりゲートをとってください。

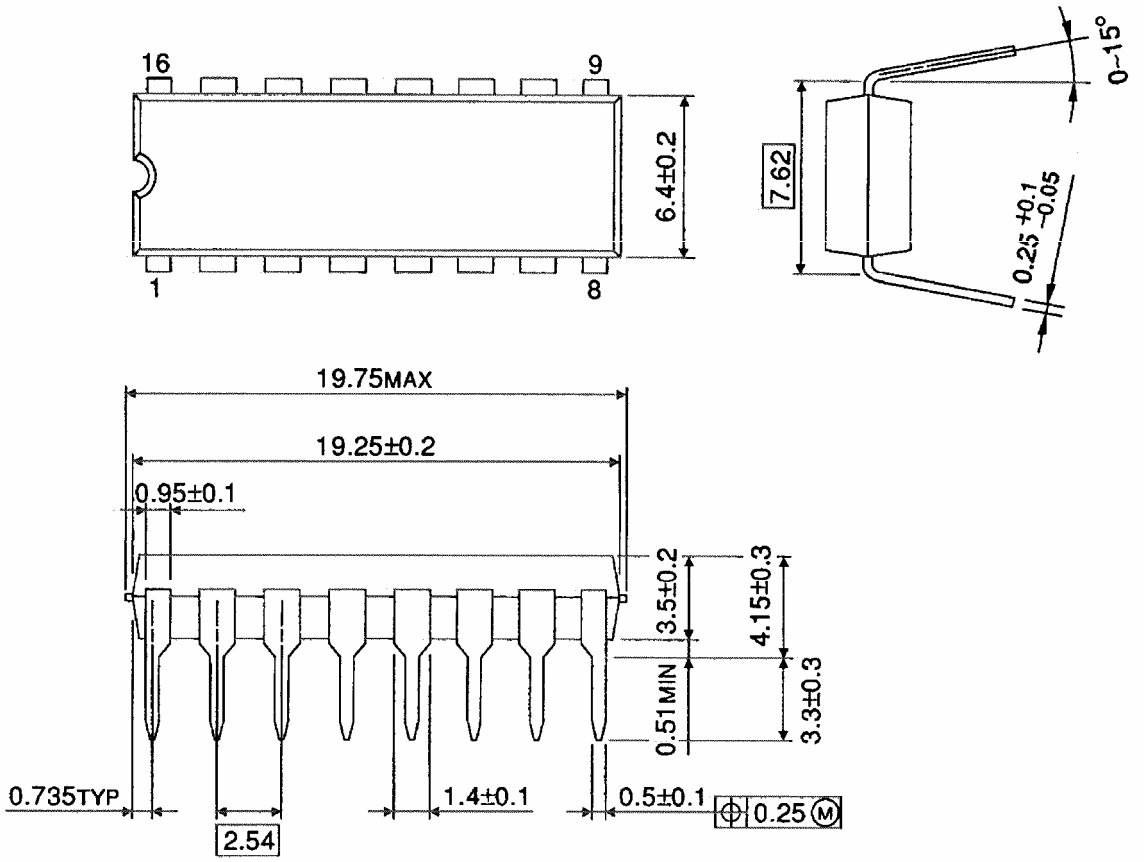
Programmable Timer (注)



注: 上式は、クロック入力の位相を考えていないため実際のパネル幅は (上式-$\frac{1}{f_{IN}}$)~上式までの間となります。

外形図

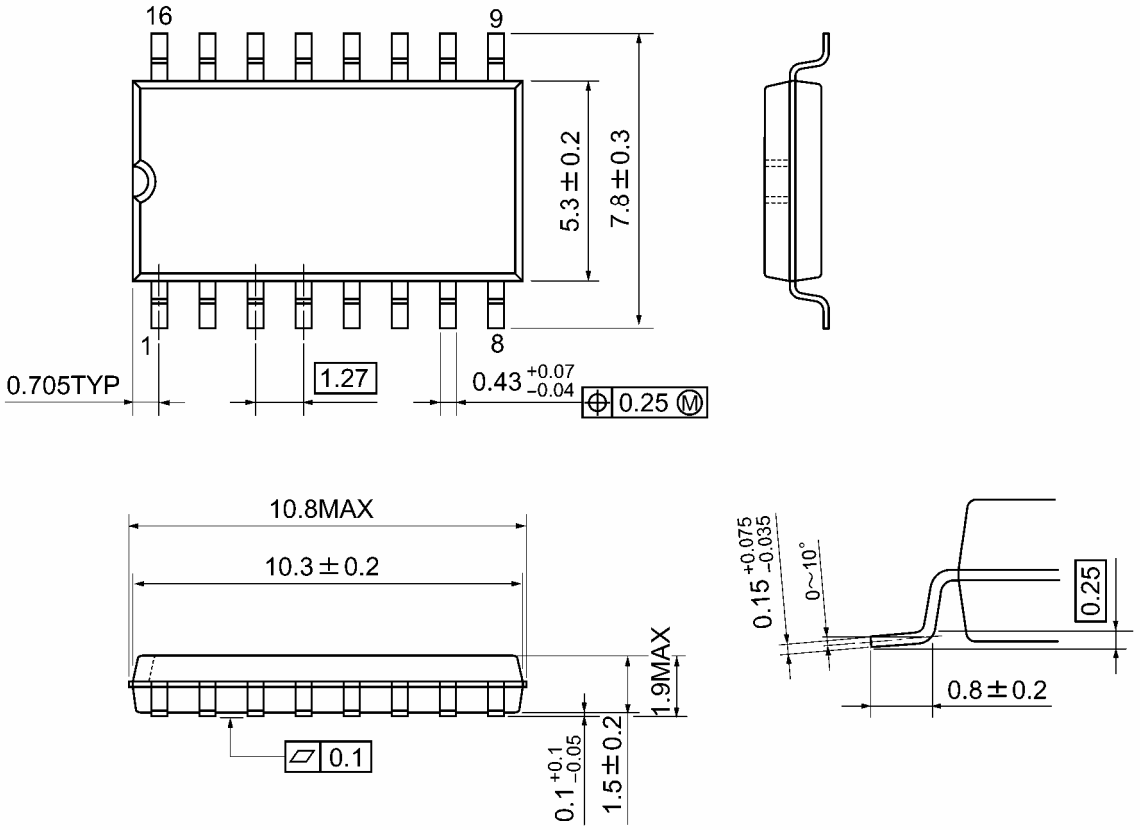
DIP16-P-300-2.54A Unit : mm



質量: 1.00 g (標準)

外形図

SOP16-P-300-1.27A Unit: mm



質量: 0.18 g (標準)

製品取り扱い上のお願い

- 本資料に掲載されているハードウエア、ソフトウエアおよびシステム（以下、本製品という）に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体･ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウエア・ソフトウエア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口までお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。